

開発事例【光中継器開発】

概要

光中継器のハードウェア開発請負(回路設計およびFPGA開発)

光中継器内の光アンプと監視制御部(CPU)とETHER(SNMP、SNTP、TELNET、FTPd)の通信制御のソフトウェア開発

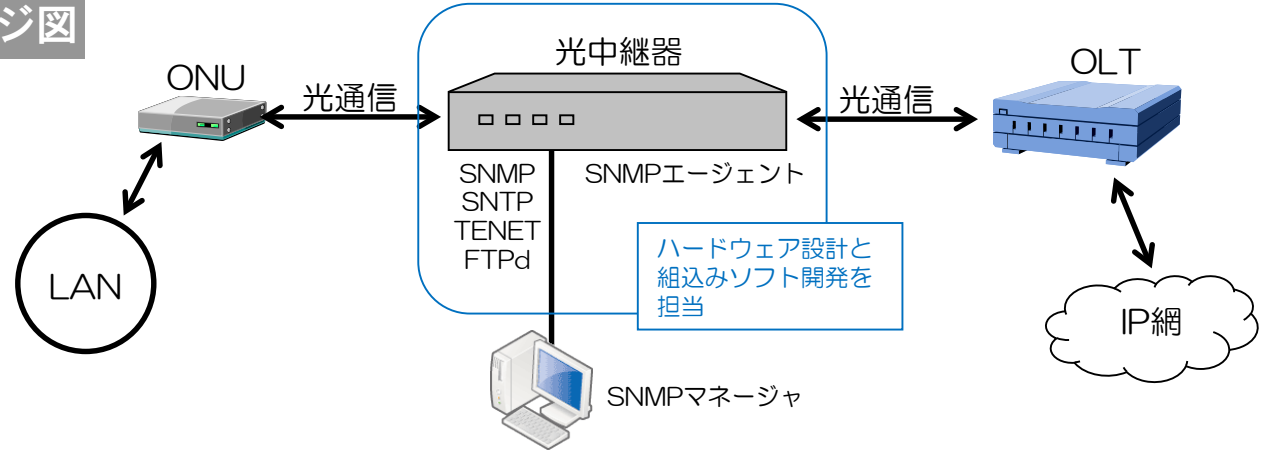
ソフトウェア開発環境

[OS] NORTi V4
 [言語]C / アセンブラ
 [コンパイラ]Diab 4.4b
 [デバッガ]CodeWarrior

ハードウェア開発ツール

◆CPLD(Altera MAX II)
 [開発環境]Quartus II
 [シミュレータ]ModelSim
 ◆回路設計
 [CAD]CR-5000 System Designer

イメージ図



機能ブロック図

