

開発事例【インターフェース変換装置】

概要

インターフェース変換装置の開発
上位端末管理向けにSNMP
プロトコルに変換する装置

開発環境

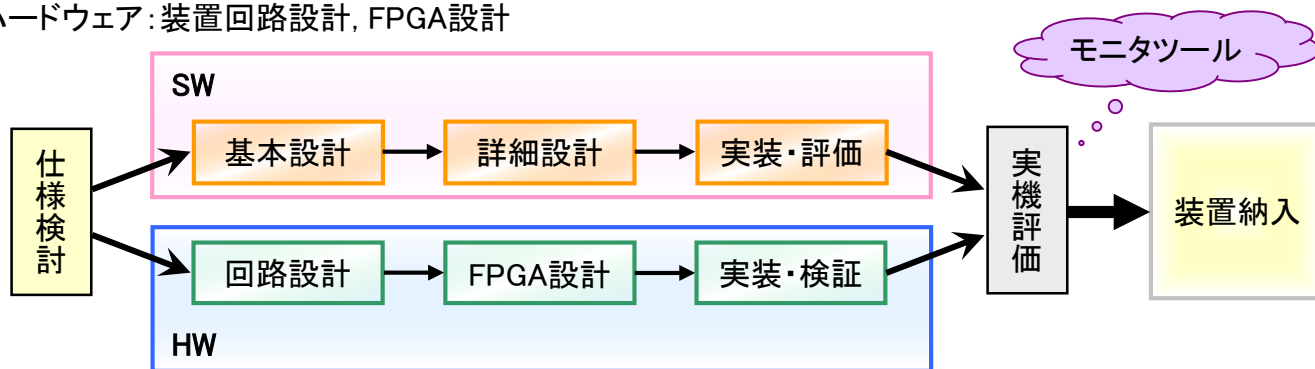
CPU:
[OS] NORTIV4(iTRON)
[言語] C, アセンブラ
論理(FPGA):
[OS] Altera
[言語] VHDL

業務内容

エンベデットシステムの一括開発
顧客要求より仕様検討を行い、ソフトウェア/ハードウェアの開発を実施。
数十年前の旧システムを新規CPUとFPGAに乗せ換え。

■弊社開発範囲

- ・ソフトウェア: ドライバ構築 (CAPNET, SNMP, TELNET, FTP, NTP), 制御アプリ, webアプリ, 評価用モニタ
- ・ハードウェア: 装置回路設計, FPGA設計



イメージ図

